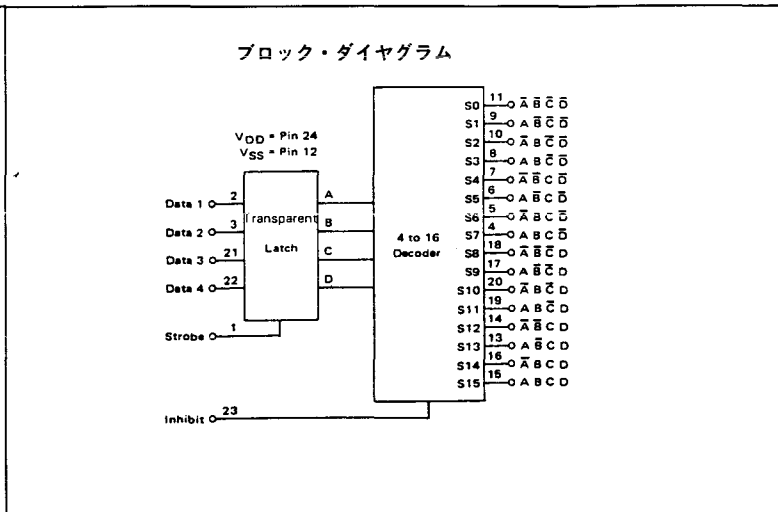
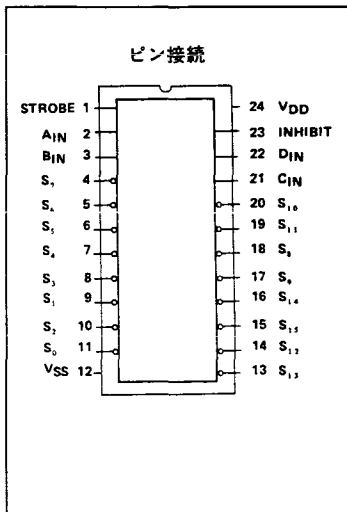


4514B 4 Bit Transparent Latch/4 to 16 Line Decoder (High)



機能	
分類	デコーダ
入力	4ビット
出力	16ビット
回路数	3ステート
イネーブル	H

特徴

- 4ビットのバイナリ信号を16本のデータ信号に変換するデコーダ
- インヒビットおよびラッチ回路を備えている。選択された出力が“H”となり、インヒビット入力ですべて“L”となる。入力は立ち下がりエッジでラッチされる
- 出力反転型として4515がある

真理値表

INHIBIT	DATA INPUTS				SELECTED OUTPUT	
	D	C	B	A	MC14514 - Logic "1"	MC14515 - Logic "0"
0	0	0	0	0	S0	
0	0	0	0	1	S1	
0	0	0	1	0	S2	
0	0	0	1	1	S3	
0	0	1	0	0	S4	
0	0	1	0	1	S5	
0	0	1	1	0	S6	
0	0	1	1	1	S7	
0	1	0	0	0	S8	
0	1	0	0	1	S9	
0	1	0	1	0	S10	
0	1	0	1	1	S11	
0	1	1	0	0	S12	
0	1	1	0	1	S13	
0	1	1	1	0	S14	
0	1	1	1	1	S15	
1	X	X	X	X	All Outputs = 0, MC14514 All Outputs = 1, MC14515	

X = Don't Care
* Strobe = 0, Data is latched

スイッチング特性

Parameter	VDD	typ	max	単位	メーカー別相当品	
					メーカー	型名
t _r	5V	180	360	ns	沖	MSM4514BRS
	10V	90	180	ns		
	15V	65	130	ns		
t _f	5V	100	200	ns	JRC	TC4514BP
	10V	50	100	ns		
	15V	40	80	ns		
t _{PLH} (ST -> S)	5V	550	1100	ns	日立	HD14514B
	10V	225	450	ns		
	15V	150	300	ns		
t _{PHL} (ST -> S)	5V	550	1100	ns	三菱	M4514BP
	10V	225	450	ns		
	15V	150	300	ns		
t _{PLH} (INH -> S)	5V	400	800	ns	NS	CD4514B
	10V	150	300	ns		
	15V	100	200	ns		
t _{PHL} (INH -> S)	5V	400	800	ns	S I G	HEF4514BP
	10V	150	300	ns		
	15V	100	200	ns		
f _{CP}	VDD	min	typ	単位	ローム	MC14514B
	5V			MHz		
	10V			MHz		
	15V			MHz		

メーカー別相当品		パッケージ	
メーカー	型名	DIP	SOP
沖	MSM4514BRS	●	
JRC	TC4514BP	●	
日立	HD14514B	●	
三菱	M4514BP	●	●
NS	CD4514B	●	
RCA	CD4514B	●	
SGS	HEC4514B	●	
S I G	HEF4514BP	●	●
SSS	SCL4514B	●	