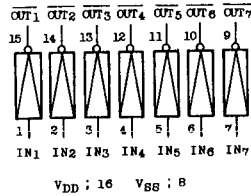
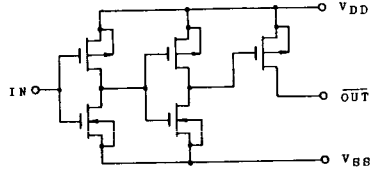


5067B 7 High Voltage Buffer

ブロック・ダイアグラム



等価回路



■ 機能	
分類	バッファ/インバータ
素子数	7
論理	正
3ステート	なし
イネーブル	なし
シュミット	なし

特徴

- ・ PチャネルのMOS FETによるオープン・ドレイン構造をもった7回路的反転バッファ
- ・ 高耐圧(50V)のMOS FETをもつため、蛍光表示管を直接ドライブできる。出力非反転型の5066がある

■ スイッチング特性				■ メーカー別相当品				
t _r	V _{DD}	typ	max	単位	メーカー	型名	パッケージ	
	10V	50	100				DIP	SOP
t _f	5V	50	80	ns	JRC			
	10V	50	80	ns	東芝	TC5067BP	●	
t _{PLH} (IN → OUT)	5V	200	500	ns	日立			
	10V	100	250	ns	富士通			
	15V	80	200	ns	松下			
t _{PHL} (IN → OUT)	5V	20	40	ns	三菱			
	10V	20	40	ns	ローム			
	15V	20	40	ns	MOT			
t _{PLH} ()	5V			ns	NS			
	10V			ns	RCA			
	15V			ns	SGS			
t _{PHL} ()	5V			ns	SIG			
	10V			ns	SSS			
	15V			ns				
f _{CP}	V _{DD}	min	typ	単位				
	5V			MHz				
	10V			MHz				
	15V			MHz				